

(12)

## DEMANDE DE BREVET EUROPEEN

(43) Date de publication:  
 03.01.2001 Bulletin 2001/01

(51) Int Cl.7: H04L 23/02, H04J 11/00

(21) Numéro de dépôt: 00401816.4

(22) Date de dépôt: 26.06.2000

(84) Etats contractants désignés:  
 AT BE CH CY DE DK ES FI FR GB GR IE IT LI LU  
 MC NL PT SE  
 Etats d'extension désignés:  
 AL LT LV MK RO SI

- Nouguet, Dominique  
 38100 Grenoble (FR)
- Ouvry, Laurent  
 F-38100 Grenoble (FR)
- Varreau, Didier  
 F-38450 St Georges de Commiers (FR)

(30) Priorité: 29.06.1999 FR 9908308

(71) Demandeur: COMMISSARIAT A L'ENERGIE  
 ATOMIQUE  
 75752 Paris Cédex 15 (FR)(74) Mandataire: Signore, Robert  
 c/o BREVATOME  
 3, rue du Docteur Lanceraux  
 75008 Paris (FR)

(72) Inventeurs:  
 • Lequepeys, Jean-René  
 38600 Fontaine (FR)

## (54) Procédé de transmission à modulation/démodulation multi-MOK

(57) A l'émission, on divise les données à transmettre en N blocs de données, on traite en parallèle ces N blocs dans N voies de modulation orthogonale d'ordre M (MOK), chaque modulation utilisant une famille de codes d'étalement, chaque voie délivrant un signal, on

émet en série l'ensemble de ces signaux (S). A la réception, on traite en parallèle le signal reçu (R) dans N voies de démodulation orthogonale d'ordre M (MOK) et on regroupe en série les blocs obtenus.

Application aux communications numériques.

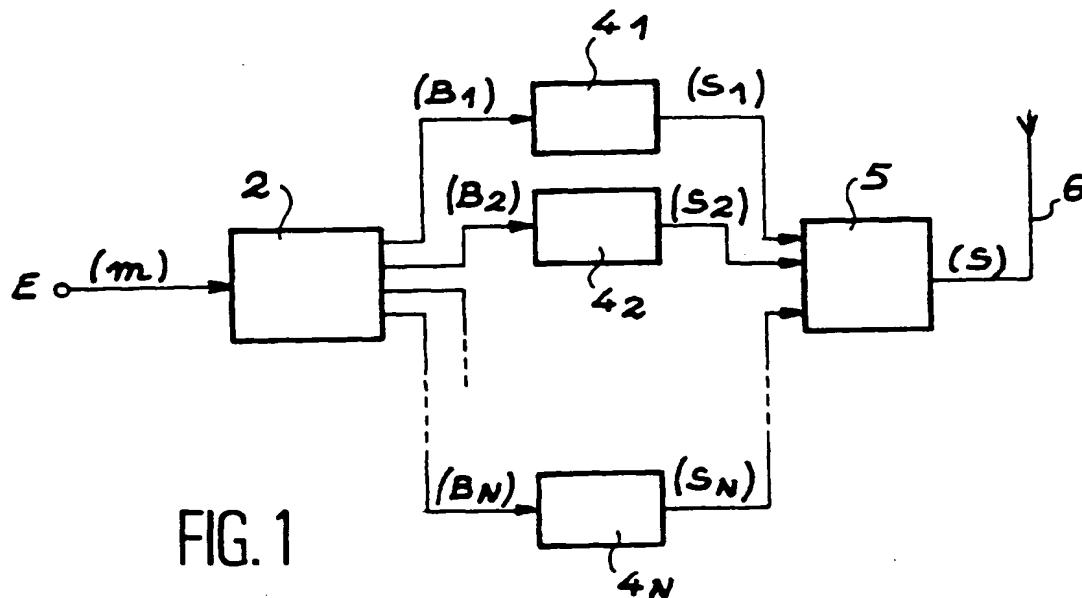


FIG. 1

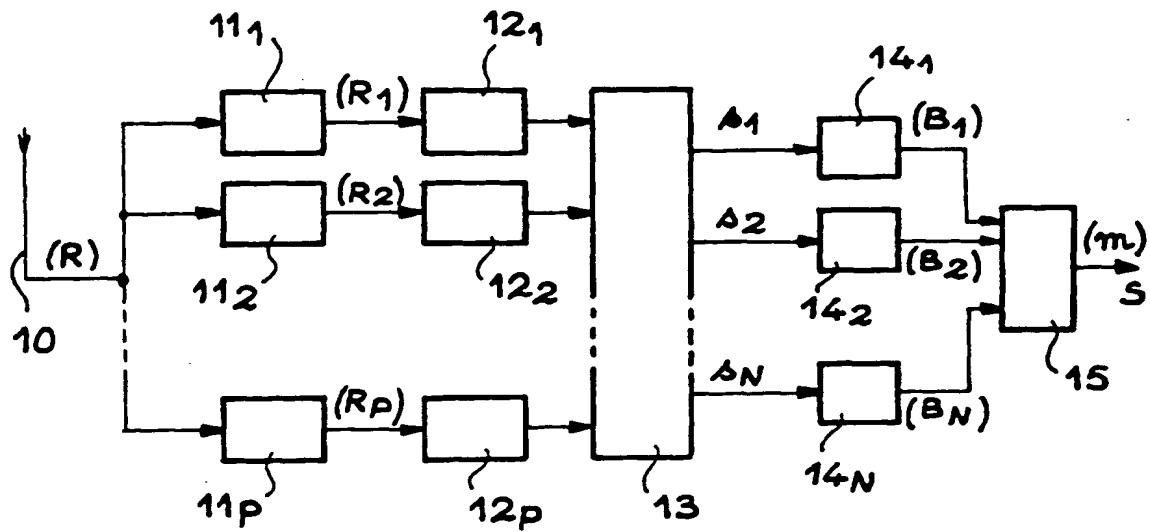


FIG. 2

**Description****Domaine technique**

5 [0001] La présente invention a pour objet un procédé de transmission à modulation/démodulation multi-MOK, ainsi qu'un émetteur et un récepteur correspondants.

10 [0002] L'invention trouve une application générale dans les communications numériques et plus particulièrement dans les réseaux locaux sans fil (WLAN), dans les boucles locales d'abonnés sans fil (WLL), en téléphonie mobile, en domotique et en télécollecte, en communication dans les transports, en télévision câblée et en service multimédia sur les réseaux câblés, etc...

**Etat de la technique antérieure**

15 [0003] L'invention relève de la technique d'étalement de spectre. On sait que cette technique consiste en la modulation d'un symbole numérique à transmettre par une séquence pseudo-aléatoire connue de l'utilisateur. Chaque séquence est composée de N éléments appelés "chips", dont la durée est le N<sup>ième</sup> de la durée d'un symbole. Il en résulte un signal dont le spectre s'étale sur une plage N fois plus large que celle du signal original. A la réception, la démodulation consiste à corrélérer le signal reçu avec la séquence utilisée à l'émission pour retrouver le symbole de départ.

20 [0004] Les avantages de cette technique sont nombreux :

- discréption, puisque la puissance du signal émis étant constante et répartie dans une bande N fois plus large, sa densité spectrale de puissance est réduite d'un facteur N ;
- immunité vis-à-vis des émissions à bande étroite volontaires ou parasites, l'opération de corrélation réalisée au niveau du récepteur conduisant à l'étalement spectral de ces émissions ;
- difficulté d'interception (pour les rapports signal à bruit usuels), puisque la démodulation requiert la connaissance de la séquence utilisée à l'émission ;
- résistance aux trajets multiples qui, sous certaines conditions, provoquent des évouississements sélectifs en fréquence et donc n'affectent que partiellement le signal émis ;
- possibilité d'un accès multiple à répartition par les codes (AMRC) ou CDMA en anglais pour "Code Division Multiple Access" : plusieurs liaisons à étalement de spectre par séquence directe peuvent partager la même bande de fréquence en utilisant des codes d'étalement orthogonaux.

35 [0005] Mais cette technique présente un inconvénient qui est sa faible efficacité spectrale. On désigne par là le rapport entre le débit en données binaires et la largeur de la bande occupée. Si chaque symbole de données contient m bits, le débit en données binaires est égal à m fois le débit en symboles, soit mDs. Quant à la bande occupée, elle est égale au double de la fréquence en "chips", c'est-à-dire à 2N fois le débit en symboles, soit 2NDs. On a donc, finalement, une efficacité spectrale égale au rapport  $\frac{mDs}{2NDs}$ , soit  $\frac{m}{2N}$ .

40 [0006] On pourrait penser augmenter l'efficacité spectrale en diminuant N, mais cela irait à l'encontre des qualités propres à l'étalement et, notamment, nuirait à l'immunité des transmissions. On pourrait aussi penser augmenter le débit en symboles, mais le phénomène d'interférences entre symboles irait en s'aggravant.

45 [0007] Une autre solution consisterait à augmenter m, nombre de données binaires par symbole, ce qui conduirait à utiliser des modulations complexes, dites d'ordre supérieur. La présente invention emprunte en effet cette voie. On peut donc rappeler en quoi consistent ces modulations, et principalement deux d'entre elles à savoir la modulation dite PSK ou "Phase Shift Keying", qui est une modulation (ou un codage) de phase, et la modulation dite MOK pour "M-ary Orthogonal Keying" ou modulation orthogonale d'ordre M.

50 [0008] On peut trouver une description de ces modulations dans deux ouvrages généraux :

- Andrew J. VITERBI : "CDMA-Principles of Spread Spectrum Communication" Addison-Wesley Wireless Communications Series, 1975,
- John G. PROAKIS : "Digital Communications" McGraw-Hill International Editions, 3<sup>ème</sup> édition, 1995.

55 [0009] S'agissant tout d'abord de la modulation de phase, on rappelle qu'il s'agit le plus souvent d'une modulation binaire, notée BPSK, ou quaternaire, notée QPSK. Dans le premier cas, on peut coder des symboles à un élément binaire ( $m=1$ ) et dans le second des symboles à deux éléments binaires ( $m=2$ ).

[0010] Ces modulations sont le plus souvent mises en œuvre sous leur forme différentielle (DBPSK, DQPSK), qui assure une bonne robustesse dans les canaux difficiles, dès lors qu'aucune boucle de récupération de phase n'est nécessaire. Cette forme différentielle est aussi très bien adaptée au traitement de la diversité des trajets de propagation.

[0011] A la réception, un démodulateur différentiel effectue la multiplication entre le signal à démoduler et sa version

retardée d'une période symbole. Dans le cas de la modulation quaternaire, on utilise deux voies de signal, une voie qui traite la composante du signal en phase avec une porteuse et une autre voie qui traite la composante en quadrature avec la porteuse.

[0012] S'agissant maintenant de la modulation MOK, il s'agit d'une technique dans laquelle on associe à chaque symbole à émettre un signal pris parmi un ensemble de signaux orthogonaux. Ces signaux peuvent être des codes d'étalement d'une même famille de codes orthogonaux. Dans ce cas, la modulation réalise aussi l'étalement. Mais ces signaux peuvent aussi ne pas être parfaitement orthogonaux car la contrainte d'orthogonalité est moins forte qu'il n'y paraît. Mais naturellement, dans ce cas les performances sont moins bonnes.

[0013] Si un symbole est constitué de m bits, il existe  $2^m$  configurations possibles pour les différents symboles. Le nombre M de codes disponibles doit donc être au moins égal à  $2^m$ . Or, si la longueur de ces codes est N, on sait qu'on peut trouver N codes orthogonaux. On a donc M=N et le nombre de bits par symbole est limité à  $\log_2 N$ .

[0014] La technique MOK connaît une variante dite MBOK ("M-ary Bi-Orthogonal Keying") consistant à ajouter au jeu de signaux orthogonaux utilisés dans une modulation MOK leurs opposés pour constituer un jeu de 2M signaux, qui ne sont évidemment plus tous orthogonaux entre eux. La démodulation utilise encore M corrélateurs, adaptés à chacun des M codes orthogonaux, mais nécessite en outre des moyens de récupération du signe.

[0015] En technique MOK, si, pour augmenter l'efficacité spectrale, on augmentait d'une unité le nombre m d'éléments binaires dans chaque symbole, le nombre M de codes nécessaires serait doublé, ce qui multiplierait par 2 le nombre de voies du récepteur. La complexité s'accroît donc plus vite que l'efficacité spectrale. Cette technique présente donc certaines limites.

[0016] Les modulations MOK et MBOK sont utilisées dans certains systèmes de communications numériques, en liaison avec une structure de réception cohérente, laquelle nécessite la connaissance de la phase de la porteuse. L'envoi d'un préambule, avant l'émission des données utiles, est un procédé classique permettant l'estimation de cette phase. Cependant, dans les canaux soumis à des évanouissements et/ou à des trajets multiples, la phase de la porteuse subit des variations qui peuvent être rapides et que le système de réception doit détecter et compenser. Cela s'obtient généralement par l'émission périodique de préambules qui occupent alors le canal et entraînent une diminution du débit de données utiles. Selon ce schéma, les durées du préambule et du paquet de données utiles doivent être inférieures au temps de cohérence du canal (temps pendant lequel le canal est considéré comme étant stationnaire). De plus, la complexité de la structure de réception est accrue.

[0017] Pour ces raisons, l'homme de l'art préfère avoir recours à des schémas de démodulation non cohérente, ou différentiellement cohérente, qui ne nécessitent pas la connaissance de l'information de phase. Ces techniques éliminent le recours aux préambules longs, aux estimateurs de phase et aux dérotateurs de phase, au prix d'une légère perte de sensibilité. Par ailleurs, la démodulation non cohérente simplifie très fortement le traitement de la diversité des trajets de propagation puisque chaque trajet possède, entre autres, sa propre phase (et donc nécessiterait son propre estimateur de phase dans un schéma cohérent).

[0018] La présente invention vise encore à augmenter l'efficacité spectrale des liaisons en évitant les inconvénients mentionnés plus haut et en tirant profit des avantages de la démodulation non cohérente.

### Exposé de l'invention

[0019] A cette fin, l'invention préconise de multiplier les opérations de modulation/démodulation MOK pour traiter une pluralité de blocs de données constitués à partir des données à transmettre. Naturellement, cela accroît le nombre de codes, mais, comme on le comprendra mieux par la suite, cela accroît aussi et très sensiblement, le débit d'informations. Dans l'art antérieur, en doublant par exemple le nombre de codes on augmentait seulement le nombre de bits transmis d'une unité, alors que, dans l'invention, en doublant le nombre de codes, on double le débit.

[0020] De façon précise, l'invention a donc pour objet un procédé de transmission de données, caractérisé en ce que :

#### a) à l'émission :

- on divise les données à transmettre en N blocs de données,
- on traite en parallèle ces N blocs dans N voies de modulation orthogonale d'ordre M (MOK), chaque modulation utilisant une famille de codes d'étalement, chaque voie délivrant un signal,
- on émet en série l'ensemble de ces signaux,

#### b) à la réception :

- on traite en parallèle le signal reçu dans N voies de démodulation orthogonale d'ordre M (MOK) ce qui donne N blocs de données,
- on regroupe en série ces N blocs de données pour restituer les données transmises.

[0021] La modulation et la démodulation MOK peuvent consister en une modulation et une démodulation de type classique ou de type bi-orthogonal d'ordre M (MBOK). Elles peuvent aussi consister en une modulation/démodulation orthogonale d'ordre M combinées à une modulation/démodulation de phase (PSK). Cette dernière peut être éventuellement de type différentiel (DPSK).

5 [0022] Le nombre de codes d'étalement peut être le même dans chaque famille. Il peut être également différent d'une famille à l'autre. Ces nombres peuvent être avantageusement une puissance de 2.

[0023] La présente invention a également pour objet un émetteur pour la mise en oeuvre de la phase émission de ce procédé et un récepteur pour la mise en oeuvre de la phase réception.

10 [0024] Pour souligner le caractère multiple du procédé, et le lien avec la technique MOK, le Demandeur désigne sa technique par multi-MOK (M-MOK en abrégé).

#### Brève description des dessins

#### [0025]

- la figure 1 est un schéma synoptique d'un émetteur conforme à l'invention ;
- la figure 2 est un schéma synoptique d'un récepteur conforme à l'invention ;
- la figure 3 est un schéma d'un émetteur à deux voies utilisant la technique mixte MOK-DPSK ;
- la figure 4 est un schéma d'un récepteur correspondant ;
- 20 - la figure 5 est un schéma général d'un émetteur à N voies de type MOK-PSK ;
- la figure 6 est un schéma général d'un récepteur correspondant.

#### Description de modes particuliers de mise en oeuvre

25 [0026] Sur la figure 1 est représenté schématiquement un émetteur conforme à l'invention. Tel que représenté, il comprend une entrée générale E recevant les données à transmettre (il s'agit en général de symboles comprenant un ou plusieurs bits). On suppose qu'un paquet de ces données comprend m bits. Ces données sont divisées en N blocs  $B_1, B_2, \dots, B_N$  par un circuit 2 du type convertisseur série/parallèle. Ces N blocs comprennent respectivement  $m_1, m_2, \dots, m_N$  bits, ces nombres pouvant être égaux, mais pas nécessairement. L'émetteur comprend encore N moyens 30 de modulation MOK respectivement  $4_1, 4_2, \dots, 4_N$ . Chacun de ces moyens comprend une famille de codes d'étalement en nombre suffisant pour traiter le bloc qu'il reçoit. Comme il a été indiqué dans l'exposé de l'état de la technique, pour traiter un bloc de  $m_i$  bits il faut  $2^{m_i}$  codes pour une modulation MOK classique. Puisqu'il y a N familles de codes, le nombre total P de codes utilisé dans l'émetteur est :

$$35 P = \sum_{i=1}^N 2^{m_i}$$

40 [0027] Si tous les blocs sont constitués d'un même nombre de bits, soit  $m_u$ , et si aucun code n'est utilisé plusieurs fois, l'émetteur utilise  $P=N \cdot 2^{m_u}$  codes et il est capable de traiter  $N \times m_u$  bits.

[0028] Inversement, étant donné le nombre total P de codes et le nombre N de familles, le nombre  $m_u$  de bits par bloc est :

$$45 m_u = \log_2(P/N)$$

et le nombre total de bits transmis est :

$$50 m = \sum_u m_u ,$$

c'est-à-dire  $N \log_2(P/N)$  si tous les blocs ont le même nombre de bits.

55 [0029] On voit que pour multiplier le débit par N, il suffit de multiplier le nombre de codes par N. Si N=2, on double le débit en doublant le nombre de codes, alors que dans l'art antérieur en doublant le nombre de codes on ne faisait qu'ajouter un bit. Le gain en débit est donc considérable.

[0030] Pour en revenir à l'émetteur de la figure 1, les moyens  $4_1, 4_2, \dots, 4_N$  délivrent des signaux  $S_1, S_2, \dots, S_N$  (qui

sont les codes d'étalement choisis en fonction des blocs à transmettre). Ces signaux sont appliqués à un circuit 5 du type convertisseur parallèle-série, dont la sortie est reliée à des moyens d'émission 6.

[0031] La figure 2 représente un récepteur correspondant. Tel que représenté, ce récepteur comprend des moyens de réception 10, qui délivrent un signal R, lequel est traité dans une batterie de P filtres 11<sub>1</sub>, 11<sub>2</sub>, ..., 11<sub>P</sub> pouvant être considérés comme répartis en N familles de filtres, ces filtres étant adaptés aux codes d'étalement des différentes familles utilisés à l'émission. Chacun de ces filtres reçoit le signal R et délivre un signal filtré R<sub>1</sub>, R<sub>2</sub>, ..., R<sub>P</sub>.

[0032] Ces filtres sont suivis d'autant de moyens 12<sub>1</sub>, 12<sub>2</sub>, ..., 12<sub>P</sub> d'estimation de l'énergie (ou de l'amplitude) des signaux filtrés et d'un circuit 13 apte à déterminer, dans chacune des N familles de signaux, quel signal possède la plus grande énergie (ou amplitude). Le circuit 13 possède N sorties s<sub>1</sub>, s<sub>2</sub>, ..., s<sub>N</sub> délivrant chacune le rang du signal de plus grande énergie. Ces sorties sont reliées à N tables de codes 14<sub>1</sub>, 14<sub>2</sub>, ..., 14<sub>N</sub> qui permettent de retrouver les N codes correspondant à ces N rangs et de délivrer les N blocs de données correspondants B<sub>1</sub>, B<sub>2</sub>, ..., B<sub>N</sub>. Le récepteur se complète par un circuit 15 de type convertisseur parallèle-série, qui restitue, sur une sortie générale S, les données transmises (sur m bits).

[0033] La présente invention peut être exploitée dans le cadre d'une technique PSK et MOK particulière dite DP-MOK. Cette technique a fait l'objet de la demande de brevet français n°98 11564 déposée le 16 septembre 1998 par le présent Demandeur, mais qui ne fait pas partie de l'état de la technique à prendre en compte pour l'appréciation de l'activité inventive de la présente invention. Dans cette technique DP-MOK, une partie des bits de chaque symbole est transmise selon la technique MOK et une autre partie selon la technique DPSK avec étalement de spectre par la séquence choisie pour la technique MOK. En réception, on restitue d'abord la séquence utilisée à l'émission par filtrages parallèles adaptés et l'on restitue ainsi une partie des bits du symbole. On démodule différemment le signal filtre approprié pour retrouver l'autre partie des bits.

[0034] La figure 3 montre un mode de réalisation d'un émetteur utilisant cette technique DP-MOK dans le cas particulier où l'on utilise deux voies (N=2). Les deux voies comprennent les mêmes moyens repérés par des références indiquées 1 pour la première et 2 pour la seconde. On ne décrira que la première, la seconde s'en déduisant immédiatement.

[0035] Les données à transmettre (m bits) sont converties en parallèle par un convertisseur série-parallèle 18 qui délivre deux blocs B<sub>1</sub> et B<sub>2</sub> de même nombre de bits m<sub>1</sub> et m<sub>2</sub>. La première voie comprend :

- des moyens 22<sub>1</sub> pour diviser les m bits de B<sub>1</sub> en un premier sous-groupe (23<sub>MOK</sub>)<sub>1</sub> de (m<sub>MOK</sub>)<sub>1</sub> bits et en un second sous-groupe (23<sub>DPSK</sub>)<sub>1</sub> de (m<sub>DPSK</sub>)<sub>1</sub> bits avec m<sub>1</sub> = (m<sub>MOK</sub>)<sub>1</sub> + (m<sub>DPSK</sub>)<sub>1</sub> ;
- un circuit 28<sub>1</sub> de conversion recevant les (m<sub>MOK</sub>)<sub>1</sub> bits et les convertissant en une adresse dirigée vers une table de codes 30<sub>1</sub>, laquelle comprend 2 à la puissance (m<sub>MOK</sub>)<sub>1</sub> codes d'étalement orthogonaux (ou sensiblement orthogonaux) et finalement un générateur 32<sub>1</sub> du code (C<sub>i</sub>)<sub>1</sub> d'étalement choisi ;
- un circuit d'encodage différentiel 24<sub>1</sub>, essentiellement constitué d'un multiplicateur logique et d'un circuit à retard ;
- un modulateur PSK référencé 26<sub>1</sub> ;
- un circuit d'étalement de spectre 34<sub>1</sub> travaillant avec le code (C<sub>i</sub>)<sub>1</sub> délivré par le générateur 32<sub>1</sub> et l'appliquant au signal modulé délivré par le modulateur 26<sub>1</sub>.

[0036] L'émetteur comprend encore un étage radiofréquence 35 relié aux deux voies et suivi d'une antenne d'émission.

[0037] Le récepteur correspondant est représenté sur la figure 4. Tel que représenté, il comprend deux voies identiques dont seule la première sera décrite. Cette voie comprend :

- P filtres (40<sub>1</sub>)<sub>1</sub>, (40<sub>2</sub>)<sub>1</sub>, ..., (40<sub>P</sub>)<sub>1</sub> adaptés aux P codes d'étalement utilisables à l'émission, ces filtres recevant le signal en bande de base ;
- P échantilleurs (42<sub>1</sub>)<sub>1</sub>, (42<sub>2</sub>)<sub>1</sub>, ..., (42<sub>P</sub>)<sub>1</sub> commandés par un signal de synchronisation ;
- des moyens 44<sub>1</sub> pour déterminer le signal filtré qui a la plus grande énergie (ou amplitude) (maximum du carré du module), ces moyens possédant une première sortie (44<sub>1</sub>)<sub>1</sub> véhiculant le numéro de la voie correspondant au signal maximum, et une seconde sortie (44<sub>2</sub>)<sub>1</sub> délivrant ce signal proprement dit ;
- un circuit 46<sub>1</sub> relié à la première sortie et qui, à partir du numéro de la voie correspondant au signal de plus forte amplitude délivre les (m<sub>MOK</sub>)<sub>1</sub> données ;
- un circuit de multiplication retardée relié à la seconde sortie (44<sub>2</sub>)<sub>1</sub> et constitué d'un multiplicateur 52<sub>1</sub> d'un circuit 54<sub>1</sub> inversant la phase et d'un circuit à retard 56<sub>1</sub> ;
- un démodulateur PSK 58<sub>1</sub> délivrant les données (m<sub>DPSK</sub>)<sub>1</sub> ;
- les données (m<sub>MOK</sub>)<sub>1</sub> et (m<sub>DPSK</sub>)<sub>1</sub> étant alors regroupées pour reconstituer le symbole transmis S<sub>1</sub>.

[0038] Le récepteur se complète par un convertisseur parallèle-série 60 qui regroupe les signaux S<sub>1</sub> et S<sub>2</sub> et redonne les m bits transmis.

# EP 1 065 849 A1

[0039] L'opération de sélection du signal maximum prend un certain temps. Comme cette opération sert à diriger une des entrées vers la sortie (commutation de voie), il est indispensable de retarder les voies d'une durée correspondant, car la commutation doit se faire exactement sur l'information servant à la sélection de voies. De telles opérations de retard sont habituelles dans de telles techniques et ne sont pas représentées.

5 [0040] Les figures 3 et 4 sont analytiques, pour permettre une meilleure compréhension de ce mode particulier de réalisation. Mais, dans la pratique, les circuits peuvent être plus synthétiques comme l'illustrent les figures 5 et 6. Ces figures se rapportent à une technique PSK.

10 [0041] La figure 5 montre un émetteur avec une entrée E, un convertisseur série/parallèle 70, un circuit 6 de découpage en N blocs MOK et N blocs PSK, une table 90 de P codes recevant sur N entrées les N blocs MOK, un circuit 100 recevant les N codes sélectionnés dans la table 90 et étalant les N blocs PSK, un circuit 110 combinant les N signaux étalés  $S_1, \dots, S_N$ , et enfin des moyens d'émission 112.

15 [0042] La figure 6 montre un récepteur avec des moyens de réception 118, une batterie de P filtres adaptés 120<sub>1</sub>, ..., 120<sub>P</sub>, une batterie de P circuits d'estimation de l'énergie 130<sub>1</sub>, ..., 130<sub>P</sub> des signaux filtrés, un circuit 140 recevant les P estimations et délivrant sur N sorties les N numéros des voies véhiculant les N signaux de plus grande énergie, N circuits 150<sub>1</sub>, ..., 150<sub>N</sub> aptes à choisir la voie correspondant au numéro qui lui est adressé, N démodulateurs PSK 152<sub>1</sub>, ..., 152<sub>N</sub>, un circuit 160 de mise en forme recevant sur N premières entrées N blocs MOK et sur N secondes entrées N blocs PSK, ce circuit délivrant, sur une sortie générale S, les données transmises.

20 [0043] Pour finir, on peut calculer le débit de données obtenu selon l'invention pour quelques cas particuliers.

25 [0044] On suppose, dans une première série d'exemples, que tous les codes sont distincts. Soit P le nombre total de codes disponibles. Pour que les N codes utilisés simultanément soient distincts, on sélectionne, à l'émission, un code parmi un groupe de P/N codes.

[0045] Le nombre de bits MOK pour chaque voie est :

$$(m_{MOK})_u = \log_2 P/N$$

25

Soit  $(m_{PSK})_u$  le nombre de bits PSK sur chaque voie. Le nombre de bits émis par symbole est :

30

$$m = m_{MOK} + m_{PSK} = N \cdot \{\log_2 P/N + (m_{PSK})_u\}$$

[0046] Le tableau 1 donne quelques exemples numériques des modulations MOK (N=1) (art antérieur) et M-MOK (N>1) (invention avec  $m_{PSK}=2$  (QPSK)).

35

	P=8	P=16
N=1 (MOK)	$m_{MOK}=3$ $m=5$ bits/symb	$m_{MOK}=4$ $m=6$ bits/symb
N=2 (M-MOK)	$m_{MOK}=2$ $m=8$ bits/symb	$m_{MOK}=3$ $m=10$ bits/symb
N=4 (M-MOK)	$m_{MOK}=1$ $m=12$ bits/symb	$m_{MOK}=2$ $m=16$ bits/symb
N=8 (M=MOK)	---	$m_{MOK}=1$ $m=24$ bits/symb

40

45

[0047] Dans les exemples précédents, on a supposé que tous les codes étaient distincts. Mais on peut s'autoriser à réutiliser un même code. Un code spécial doit alors être associé à chaque code pour que les codes transmis sur le canal soient toujours distincts. On doit donc disposer de P codes plus un code spécial. Pour simplifier, on prend N=2.

50 [0048] Les voies utilisées sont alors choisies parmi P et non plus parmi P/2. Par conséquent, le nombre de bits MOK transmis est :

$$m_{MOK}=2 \cdot \log_2 P$$

55

au lieu de  $2 \cdot (\log_2 - 1)$

[0049] Lorsque le détecteur détectera une information sur la voie du code spécial, il saura que l'information MOK

est identique sur les deux voies utilisées.

Exemples numériques dans le cas QPSK :

$$\begin{array}{ll} P=8, & N=2 : \quad m=2(3+2)=10 \text{ bits/symb} \\ P=16, & N=2 : \quad m=2(4+2)=12 \text{ bits/symb}. \end{array}$$

5

## Revendications

1. Procédé de transmission de données, caractérisé en ce que :

10

a) à l'émission :

15

- on divise les données à transmettre en N blocs de données ( $B_1, B_2, \dots, B_N$ ),
- on traite en parallèle ces N blocs dans N voies de modulation orthogonale d'ordre M (MOK), chaque modulation utilisant une famille de codes d'étalement, chaque voie délivrant un signal ( $S_1, S_2, \dots, S_N$ ),
- on émet en série l'ensemble de ces signaux (S).

15

b) à la réception :

20

- on traite en parallèle le signal reçu (R) dans N voies de démodulation orthogonale d'ordre M (MOK) ce qui donne N blocs de données ( $B_1, B_2, \dots, B_N$ ),
- on regroupe en série ces N blocs de données pour restituer les données transmises.

25

2. Procédé selon la revendication 1, dans lequel la modulation et la démodulation consistent en une modulation et une démodulation bi-orthogonale d'ordre M (MBOK).

25

3. Procédé selon la revendication 1, dans lequel la modulation et la démodulation consistent en une modulation et une démodulation orthogonale d'ordre M (MOK) combinées à une modulation et une démodulation de phase (PSK).

30

4. Procédé selon la revendication 3, dans lequel la modulation et la démodulation de phase consistent en une modulation et une démodulation différentielle de phase (DPSK).

35

5. Procédé selon l'une quelconque des revendications 1 à 4, dans lequel le nombre de codes d'étalement est le même dans chaque famille.

35

6. Procédé selon l'une quelconque des revendications 1 à 5, dans lequel les codes d'étalement utilisées sont tous différents d'une famille à l'autre et les nombres de codes sont égaux à des puissances de 2.

35

7. Procédé selon l'une quelconque des revendications 1 à 5, dans lequel certains codes d'étalement sont utilisés dans plusieurs familles.

40

8. Emetteur pour la mise en oeuvre de la phase émission du procédé selon la revendication 1, caractérisé en ce qu'il comprend :

45

- des moyens pour diviser les données à transmettre en N blocs de données ( $B_1, B_2, \dots, B_N$ ),
- des moyens pour traiter ces N blocs en parallèle dans N voies de modulation orthogonale d'ordre M (MOK), chaque modulation utilisant une famille de codes d'étalement, chaque voie délivrant un signal ( $S_1, S_2, \dots, S_N$ ),
- des moyens pour émettre en série ces N signaux.

50

9. Emetteur selon la revendication 8, dans lequel la modulation est une modulation bi-orthogonale d'ordre M (MBOK).

50

10. Emetteur selon la revendication 8, dans lequel la modulation est une modulation orthogonale d'ordre M (MOK) combinée à une modulation de phase (PSK).

55

11. Emetteur selon la revendication 10, dans lequel la modulation de phase est une modulation différentielle de phase (DPSK).

12. Récepteur pour la mise en oeuvre de la phase réception du procédé selon la revendication 1, caractérisé en ce

qu'il comprend :

- des moyens pour traiter en parallèle le signal reçu (R) dans N voies de démodulation orthogonale d'ordre M (MOK) ce qui donne N blocs de données ( $B_1, B_2, \dots, B_N$ ).
- des moyens pour regrouper ces N blocs de données en série et restituer les données transmises.

5           **13. Récepteur selon la revendication 12, dans lequel la démodulation est une démodulation bi-orthogonale d'ordre M (MBOK).**

10          **14. Récepteur selon la revendication 12, dans lequel la démodulation est une démodulation orthogonale d'ordre M (MOK) combinée à une démodulation de phase (PSK).**

15          **15. Récepteur selon la revendication 14, dans lequel la démodulation de phase est une démodulation différentielle de phase (DPSK).**

15

20

25

30

35

40

45

50

55

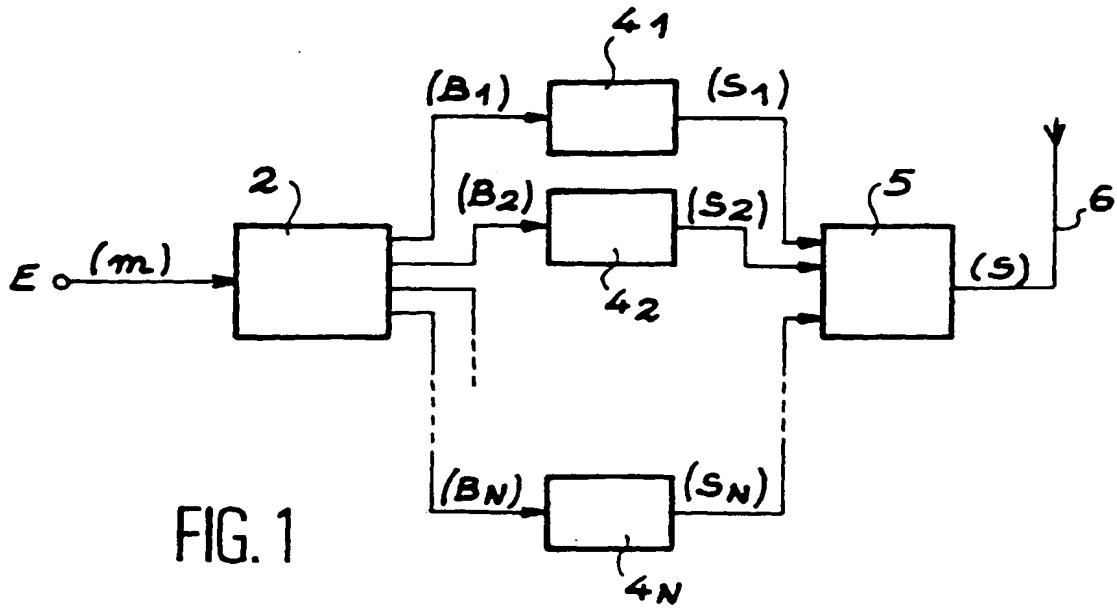


FIG. 1

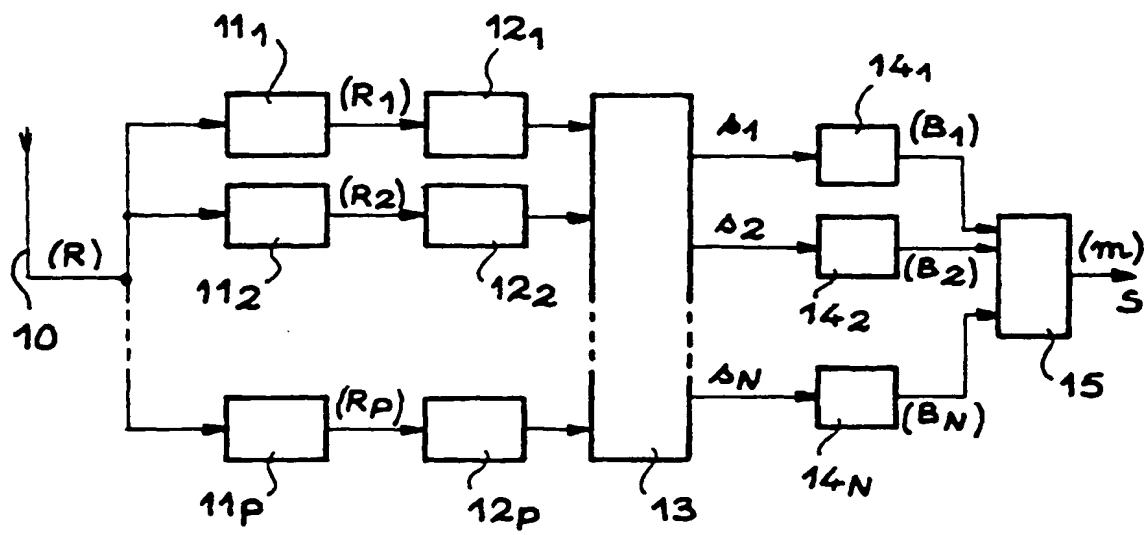


FIG. 2

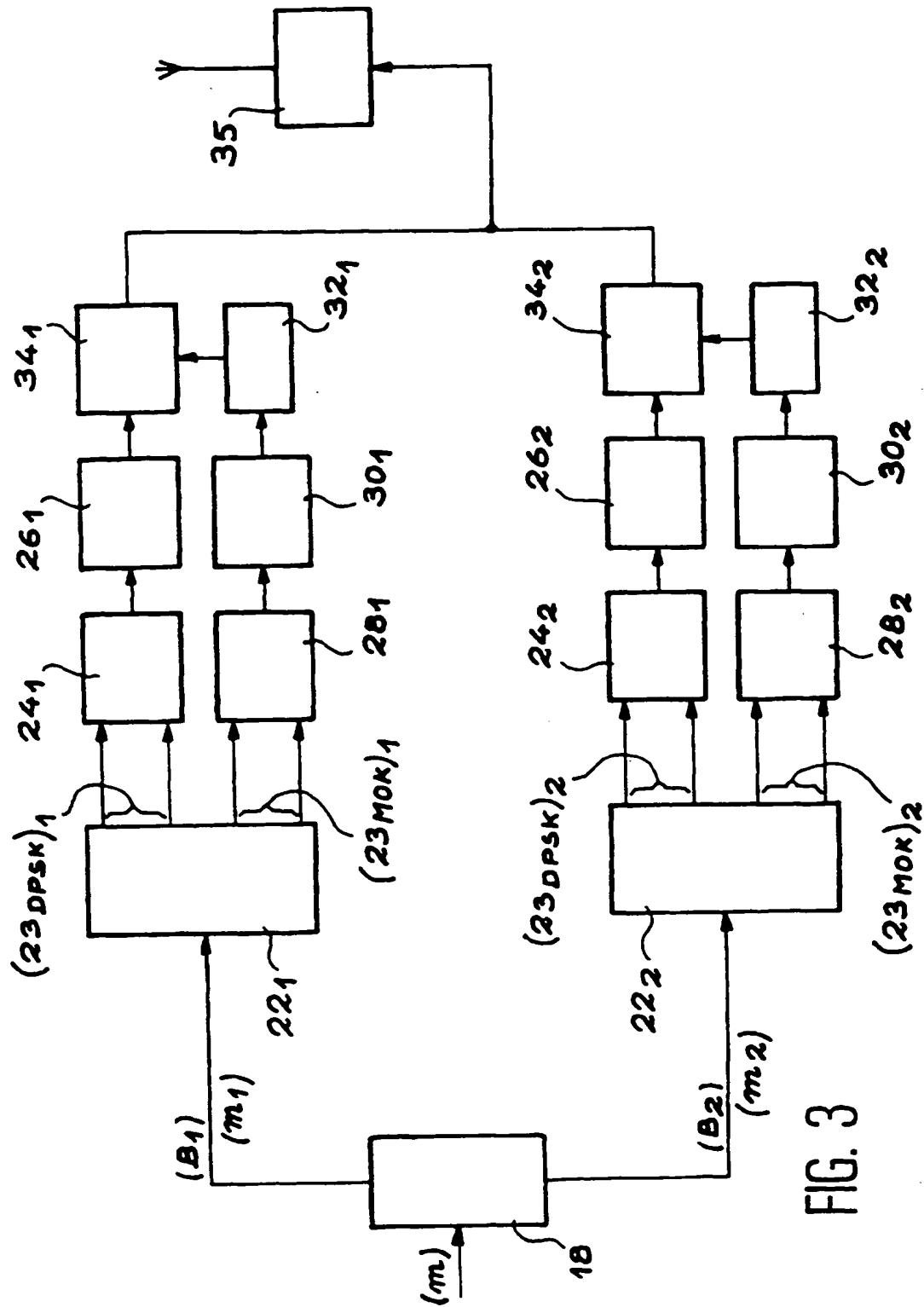


FIG. 3

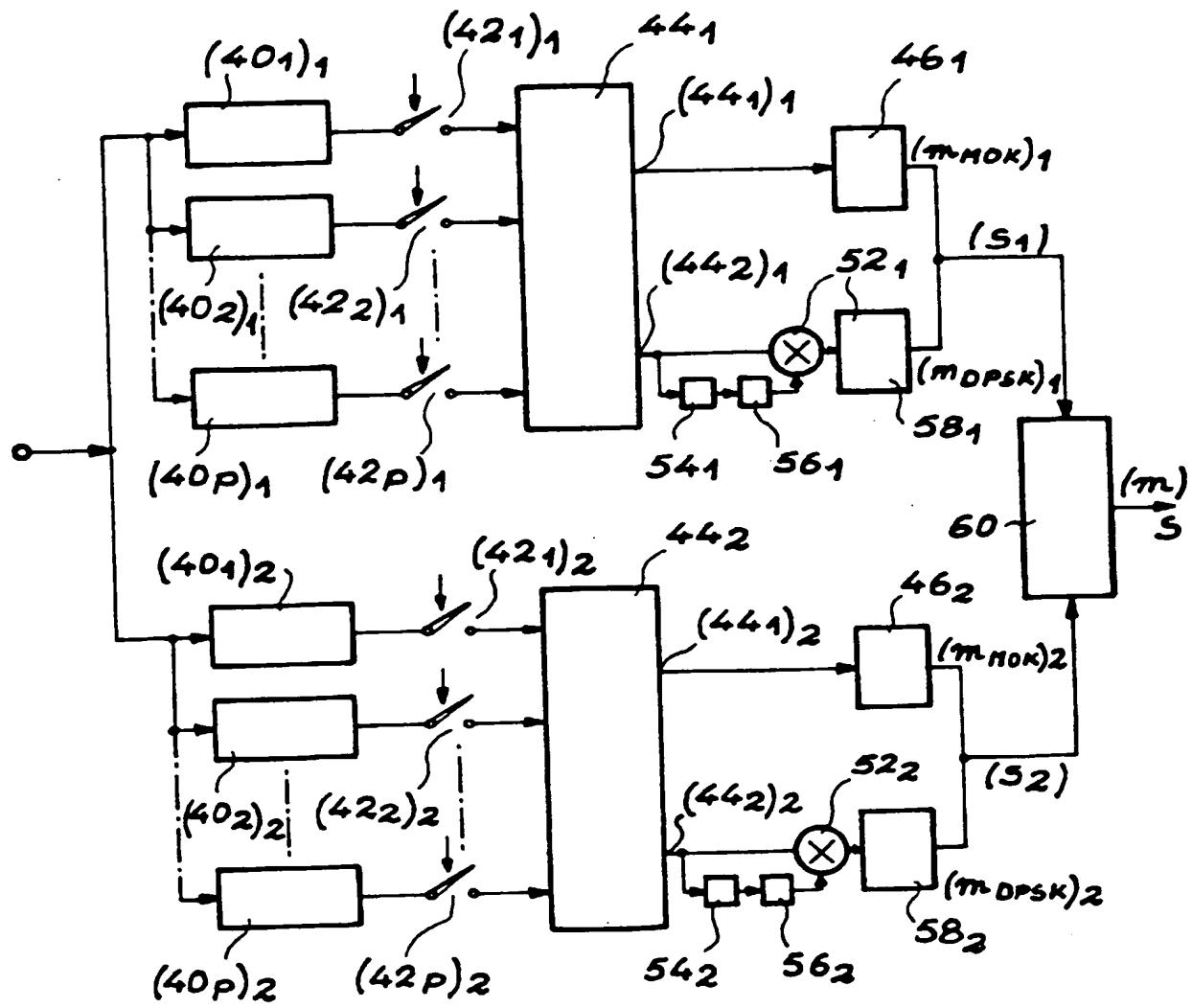


FIG. 4

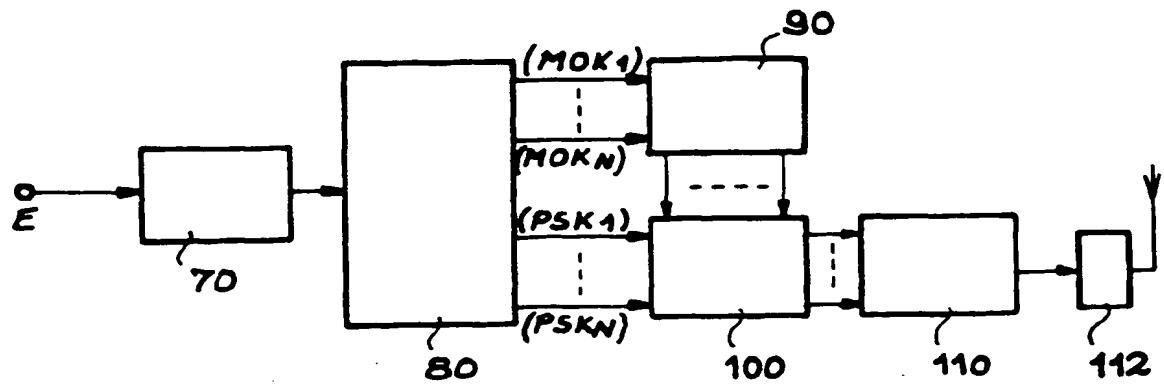


FIG. 5

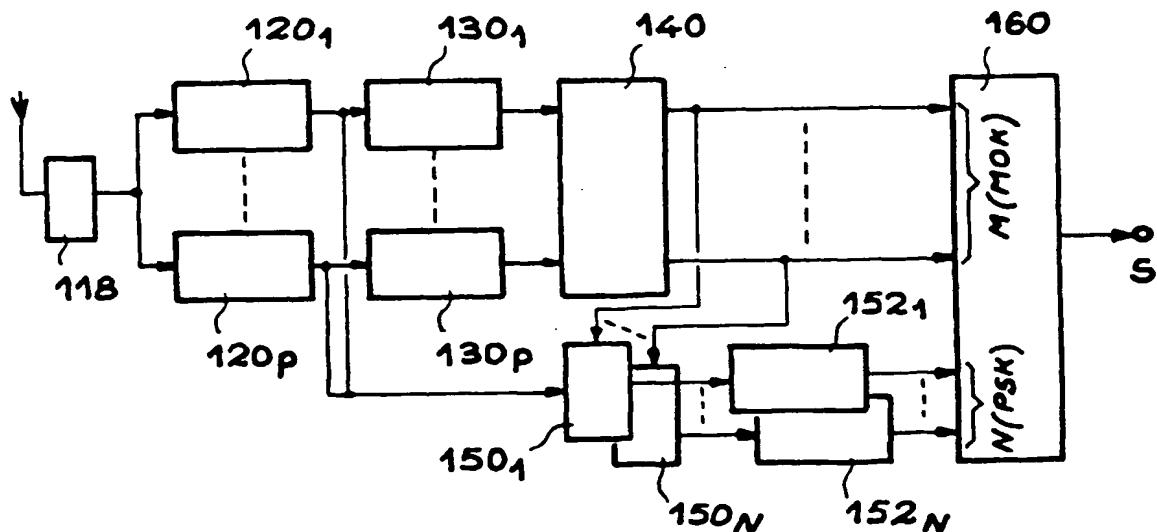


FIG. 6



Office européen  
des brevets

## RAPPORT DE RECHERCHE EUROPEENNE

Numéro de la demande  
EP 00 40 1816

DOCUMENTS CONSIDERES COMME PERTINENTS			CLASSEMENT DE LA DEMANDE (Int.Cl.)						
Catégorie	Citation du document avec indication, en cas de besoin, des parties pertinentes	Revendication concernée							
X	EP 0 865 181 A (SONY CORP) 16 septembre 1998 (1998-09-16) * abrégé * * page 6, ligne 39 - page 8, ligne 18 * * figures 5,6 *	1,5-8,12	H04L23/02 H04J11/00						
Y	WO 96 05668 A (ERICSSON GE MOBILE INC) 22 février 1996 (1996-02-22) * abrégé * * page 17, ligne 5 - page 19, ligne 5 * * page 24, ligne 5 - ligne 12 * * figures 2,4,7,10 *	3,4,10, 11,14,15							
X	WO 96 05668 A (ERICSSON GE MOBILE INC) 22 février 1996 (1996-02-22) * abrégé * * page 17, ligne 5 - page 19, ligne 5 * * page 24, ligne 5 - ligne 12 * * figures 2,4,7,10 *	1,2,5-9, 12,13							
Y	US 5 692 007 A (HOYT EUGENE P ET AL) 25 novembre 1997 (1997-11-25) * abrégé * * colonne 41, ligne 53 - colonne 43, ligne 18 * * figures 24A,24B *	3,4,10, 11,14,15							
			DOMAINES TECHNIQUES RECHERCHES (Int.Cl.)						
			H04L H04J						
<p>Le présent rapport a été établi pour toutes les revendications</p> <table border="1" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 33%;">Lieu de la recherche</td> <td style="width: 33%;">Date d'achèvement de la recherche</td> <td style="width: 33%;">Examinateur</td> </tr> <tr> <td>LA HAYE</td> <td>9 août 2000</td> <td>Toumpouolidis, T</td> </tr> </table>				Lieu de la recherche	Date d'achèvement de la recherche	Examinateur	LA HAYE	9 août 2000	Toumpouolidis, T
Lieu de la recherche	Date d'achèvement de la recherche	Examinateur							
LA HAYE	9 août 2000	Toumpouolidis, T							
<p>CATEGORIE DES DOCUMENTS CITES</p> <table border="0" style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 50%;"> X : particulièrement pertinent à lui seul  Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie  A : matière-plan technologique  O : divulgation non écrite  P : document intercalaire </td> <td style="width: 50%;"> T : théorie ou principe à la base de l'invention  E : document de brevet antérieur, mais publié à la date de dépôt ou après cette date  D : cité dans la demande  L : cité pour d'autres raisons  &amp; : membre de la même famille, document correspondant </td> </tr> </table>				X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : matière-plan technologique O : divulgation non écrite P : document intercalaire	T : théorie ou principe à la base de l'invention E : document de brevet antérieur, mais publié à la date de dépôt ou après cette date D : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant				
X : particulièrement pertinent à lui seul Y : particulièrement pertinent en combinaison avec un autre document de la même catégorie A : matière-plan technologique O : divulgation non écrite P : document intercalaire	T : théorie ou principe à la base de l'invention E : document de brevet antérieur, mais publié à la date de dépôt ou après cette date D : cité dans la demande L : cité pour d'autres raisons & : membre de la même famille, document correspondant								

**ANNEXE AU RAPPORT DE RECHERCHE EUROPEENNE  
RELATIF A LA DEMANDE DE BREVET EUROPEEN NO.**

EP 00 40 1816

La présente annexe indique les membres de la famille de brevets relatifs aux documents brevets cités dans le rapport de recherche européenne visé ci-dessus.

Cesdits membres sont contenus au fichier informatique de l'Office européen des brevets à la date du.  
Les renseignements fournis sont donnés à titre indicatif et n'engagent pas la responsabilité de l'Office européen des brevets.

09-08-2000

Document brevet cité au rapport de recherche	Date de publication	Membre(s) de la famille de brevet(s)	Date de publication
EP 0865181 A	16-09-1998	JP 10257012 A AU 5739098 A CN 1199313 A	25-09-1998 10-09-1998 18-11-1998
WO 9605668 A	22-02-1996	US 5550809 A AU 1214499 A AU 703405 B AU 3322095 A BR 9508876 A CA 2197640 A CN 1159872 A EP 0776555 A FI 970637 A JP 10507322 T NO 970667 A US 5742678 A US 5771288 A	27-08-1996 04-03-1999 25-03-1999 07-03-1996 30-12-1997 22-02-1996 17-09-1997 04-06-1997 11-04-1997 14-07-1998 16-04-1997 21-04-1998 23-06-1998
US 5692007 A	25-11-1997	US 5648982 A CA 2199525 A EP 0806079 A JP 10507323 T WO 9608077 A US 5629956 A US 5627856 A US 5754584 A US 5610940 A US 5832028 A US 5659574 A US 5757847 A US 5680414 A US 5963586 A US 5754585 A US 5856998 A US 5953370 A US 5881100 A	15-07-1997 14-03-1996 12-11-1997 14-07-1998 14-03-1996 13-05-1997 06-05-1997 19-05-1998 11-03-1997 03-11-1998 19-08-1997 26-05-1998 21-10-1997 05-10-1999 19-05-1998 05-01-1999 14-09-1999 09-03-1999

EPO FORM P0160

Pour tout renseignement concernant cette annexe : voir Journal Officiel de l'Office européen des brevets, No. 12/B2

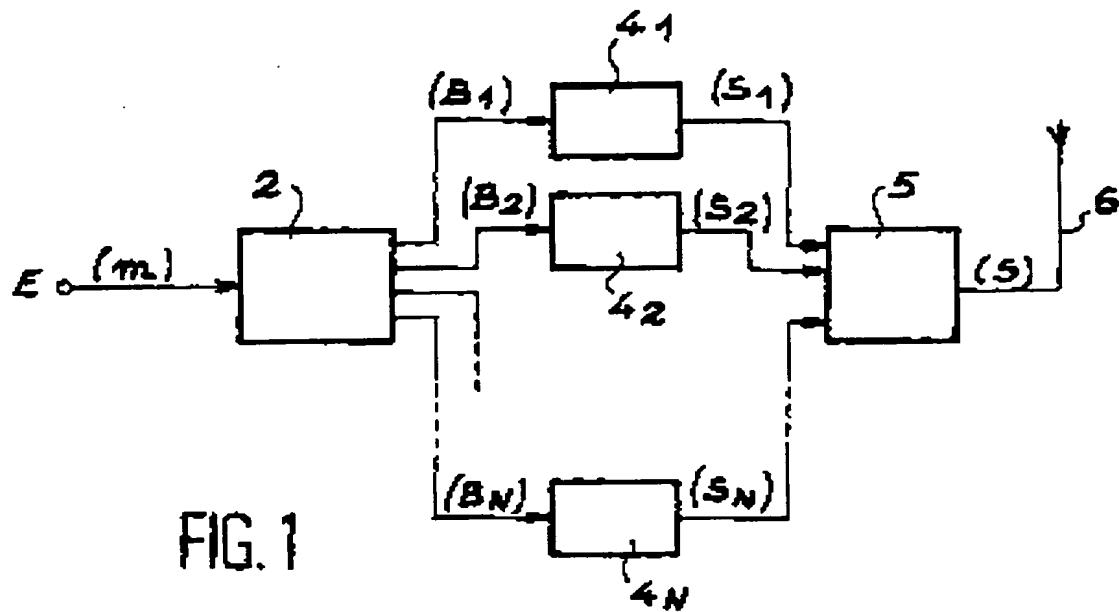


FIG. 1

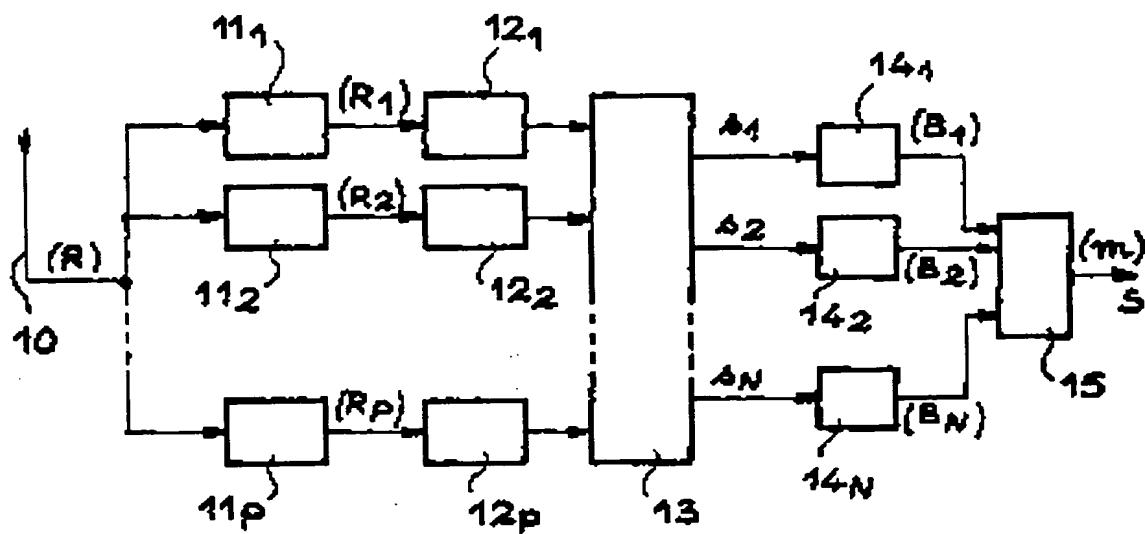


FIG. 2

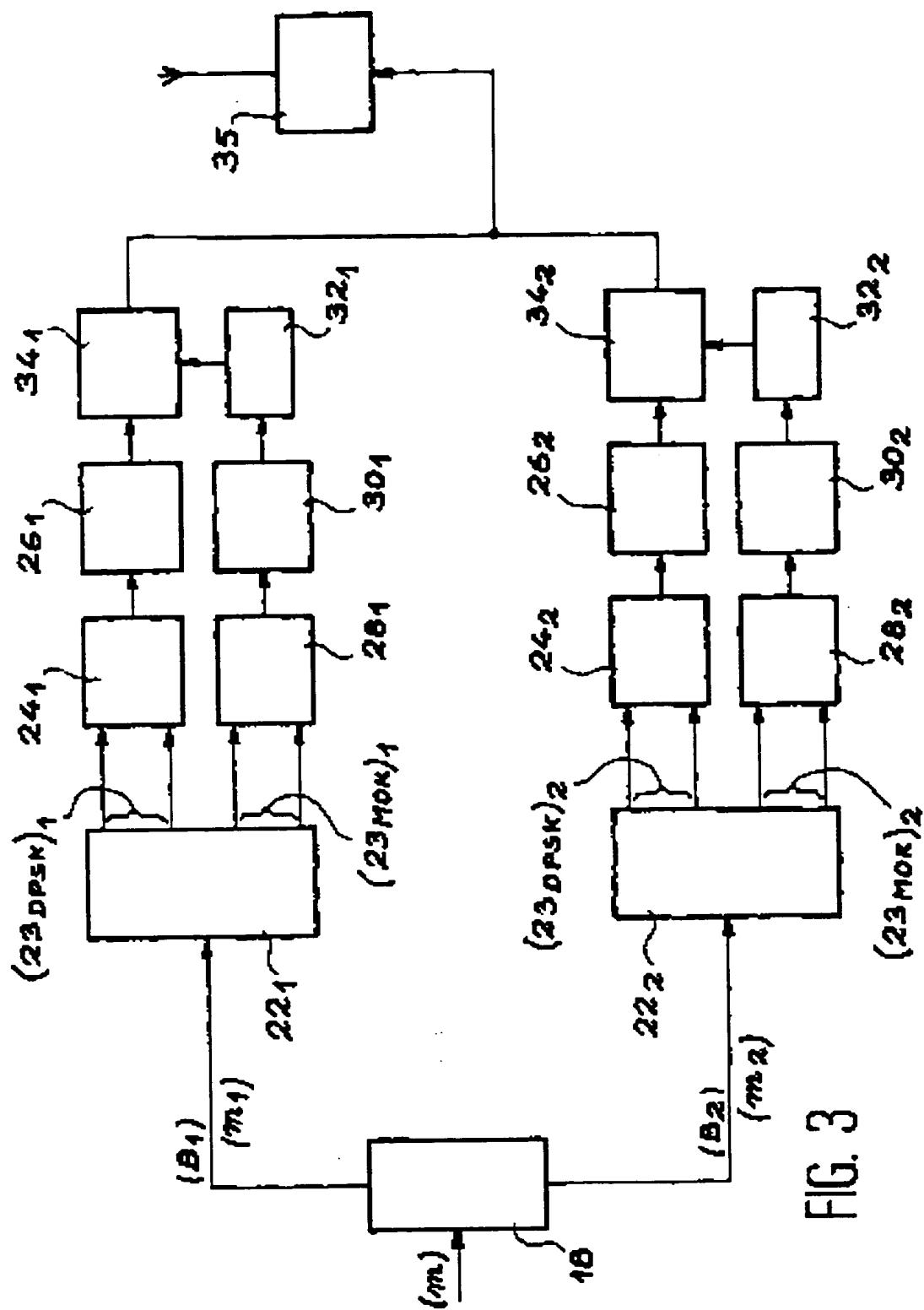


FIG. 3

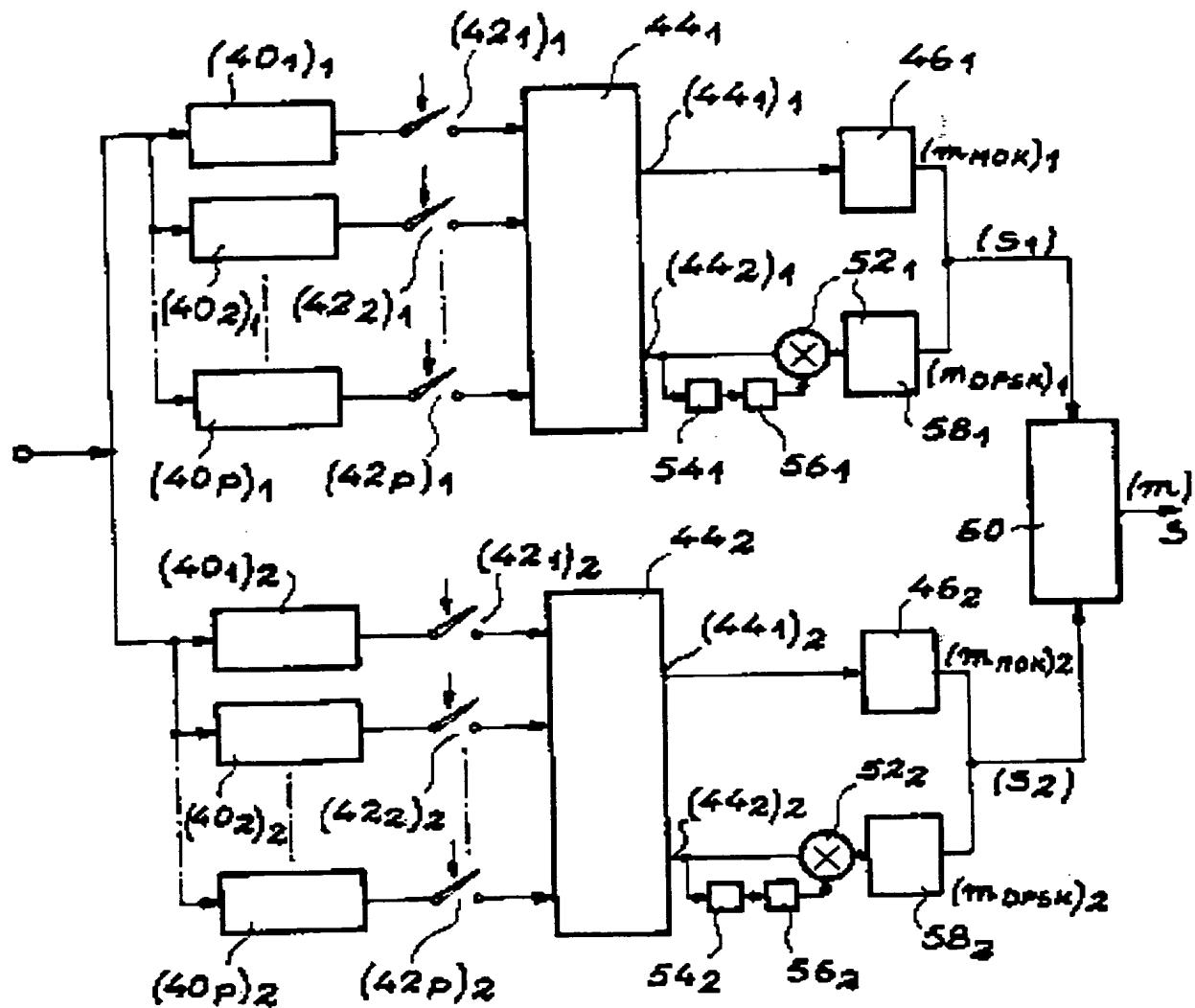


FIG. 4

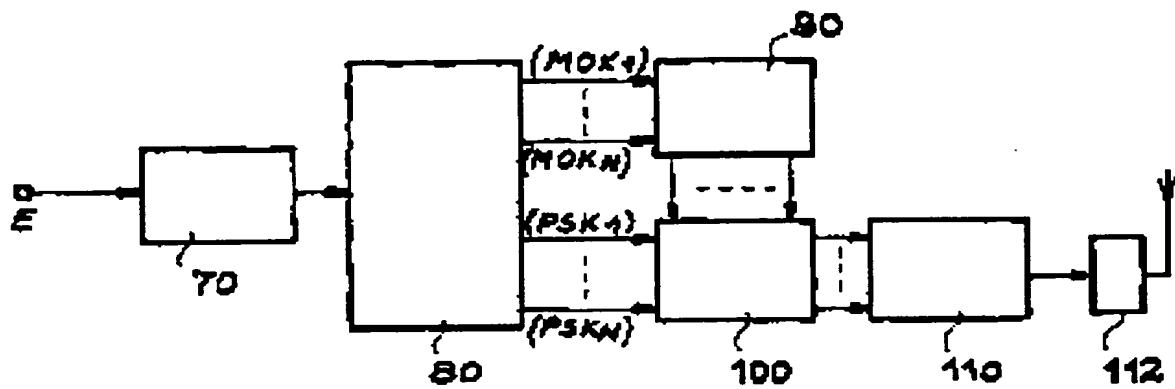


FIG. 5

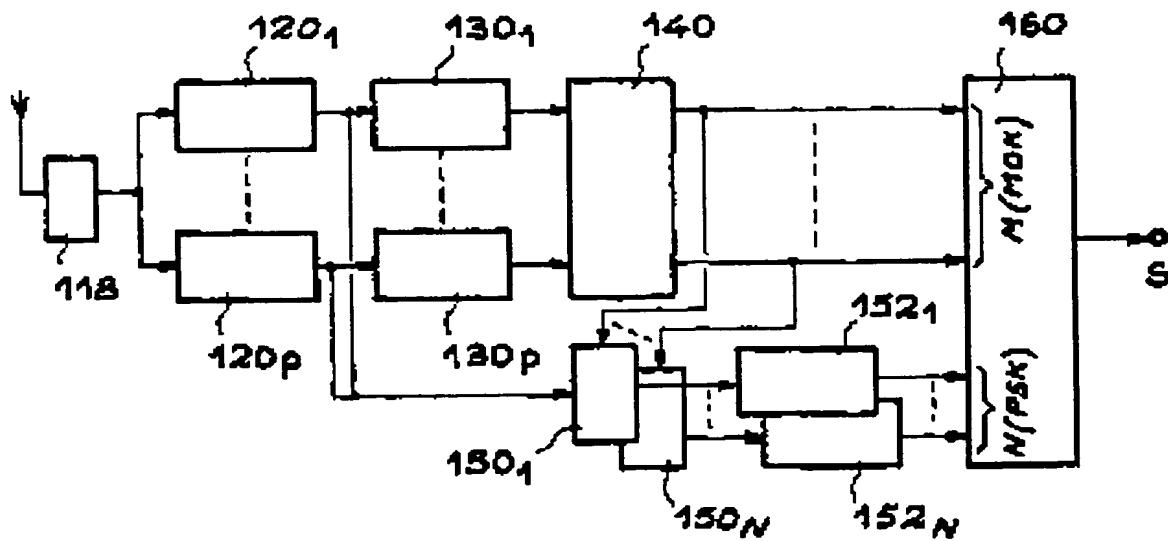


FIG. 6

**This Page is Inserted by IFW Indexing and Scanning  
Operations and is not part of the Official Record**

## **BEST AVAILABLE IMAGES**

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

- BLACK BORDERS**
- IMAGE CUT OFF AT TOP, BOTTOM OR SIDES**
- FADED TEXT OR DRAWING**
- BLURRED OR ILLEGIBLE TEXT OR DRAWING**
- SKEWED/SLANTED IMAGES**
- COLOR OR BLACK AND WHITE PHOTOGRAPHS**
- GRAY SCALE DOCUMENTS**
- LINES OR MARKS ON ORIGINAL DOCUMENT**
- REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY**
- OTHER:** \_\_\_\_\_

**IMAGES ARE BEST AVAILABLE COPY.**

**As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.**